

HT48F06E Hopping Encoder

文件編碼：HA0121T

簡介

Hopping Encoder 是將 Address Data、Key Data 和 Rolling Data (hdata)採用 DES24 加密演算法的一種編碼方式。從而實現遙控加密的功能。其中 Key 每按一次 Rolling Data 就會加 1。本範例採用 HT48F06E 作為控制晶片。

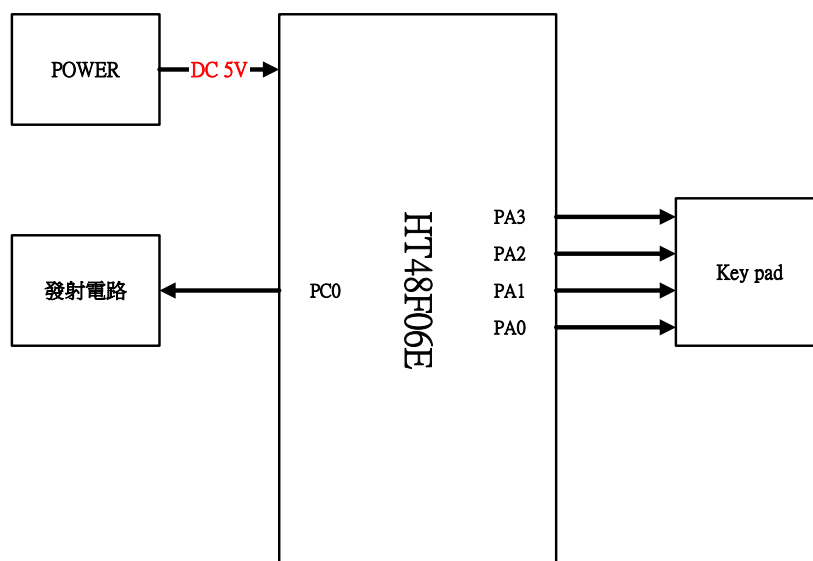
功能介紹

Code Format

- All Code
Lead Code + idata(24-bit) + hdata(24-bit)
- Lead Code
low part (8.96ms) + high part(4.48ms)
- idata(24-bit)
address data(20-bit) + key status data(4-bit)
- hdata
hdata is rolling data，每按一次鍵，hdata 加 1。
- idata(24-bit) & hdata(24-bit)
 - logic 0
low part (560us) +high part(560us)
 - logic 1
low part (560us) +high part (1.68ms)
- Repeat Code
low part (8.96ms) + high part (2.24ms) + low part (560us)

H/W 方塊圖

硬體方塊圖

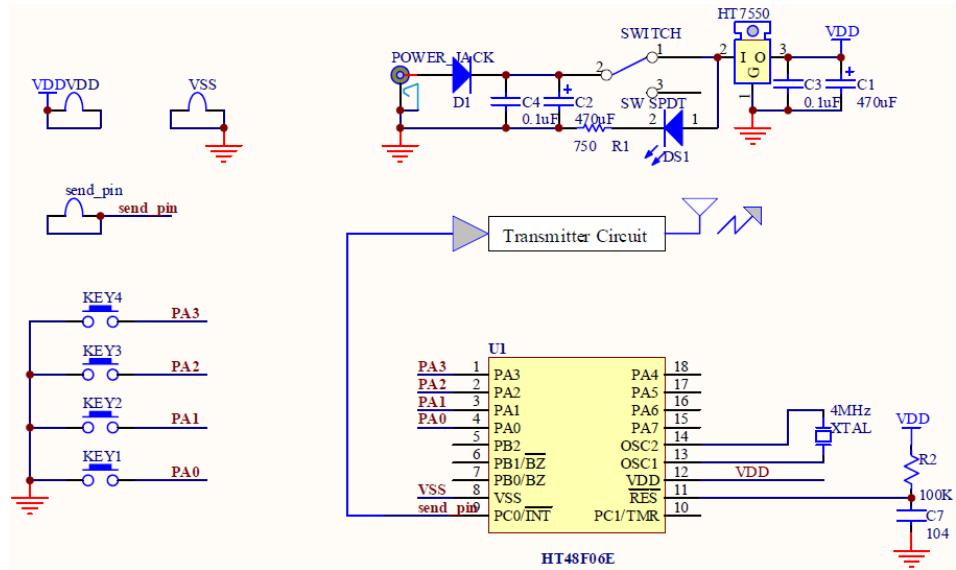


硬體方塊功能說明

- 發射電路
本範例使用 PC0 發射 data，發射電路可根據 user 自行設計(有線發射或無線發射)。
- Key pad
本範例使用 PA0~PA3 做為按鍵輸入引腳。

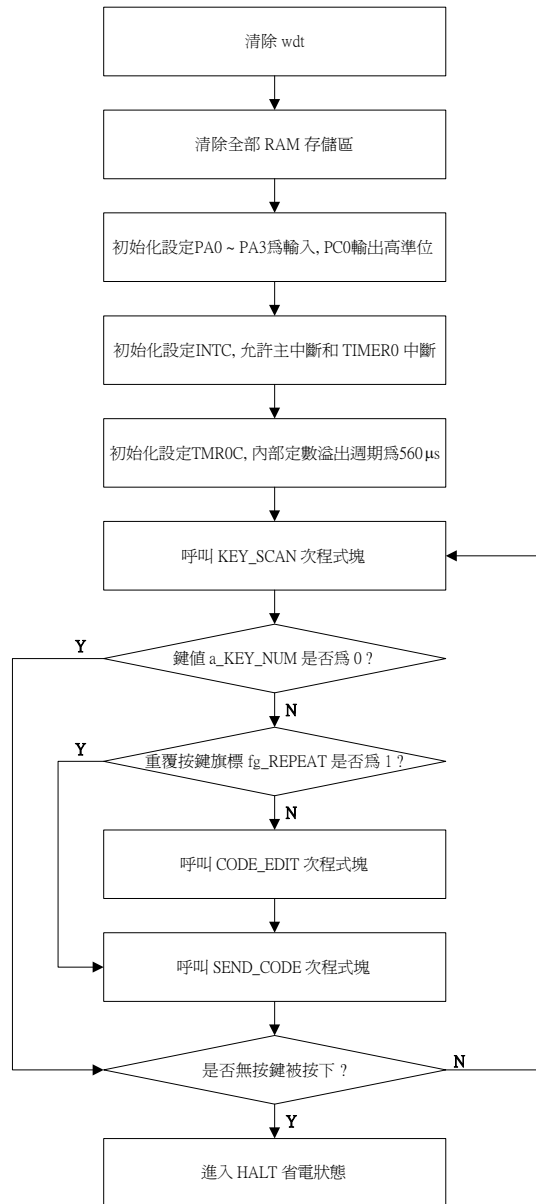
應用電路圖

整體電路

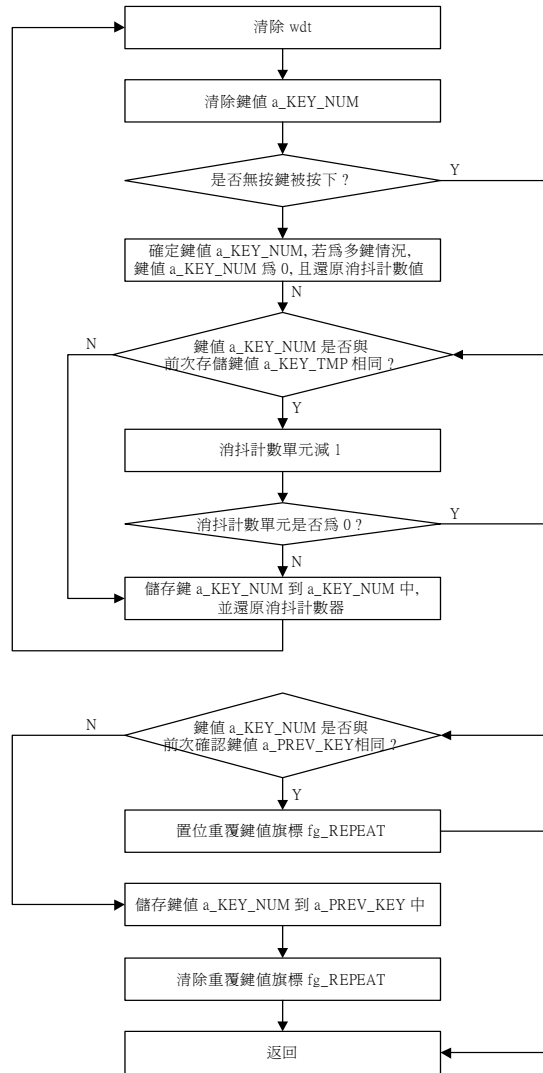


S/W 流程圖

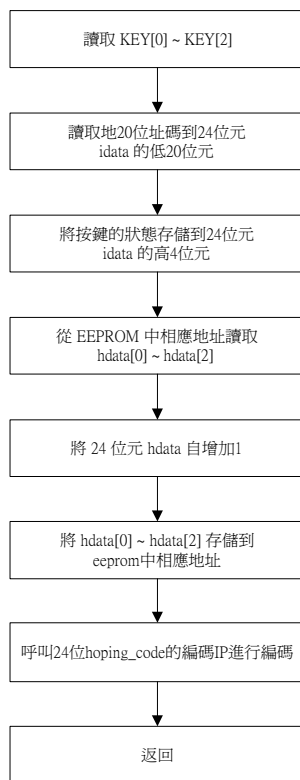
主流程圖



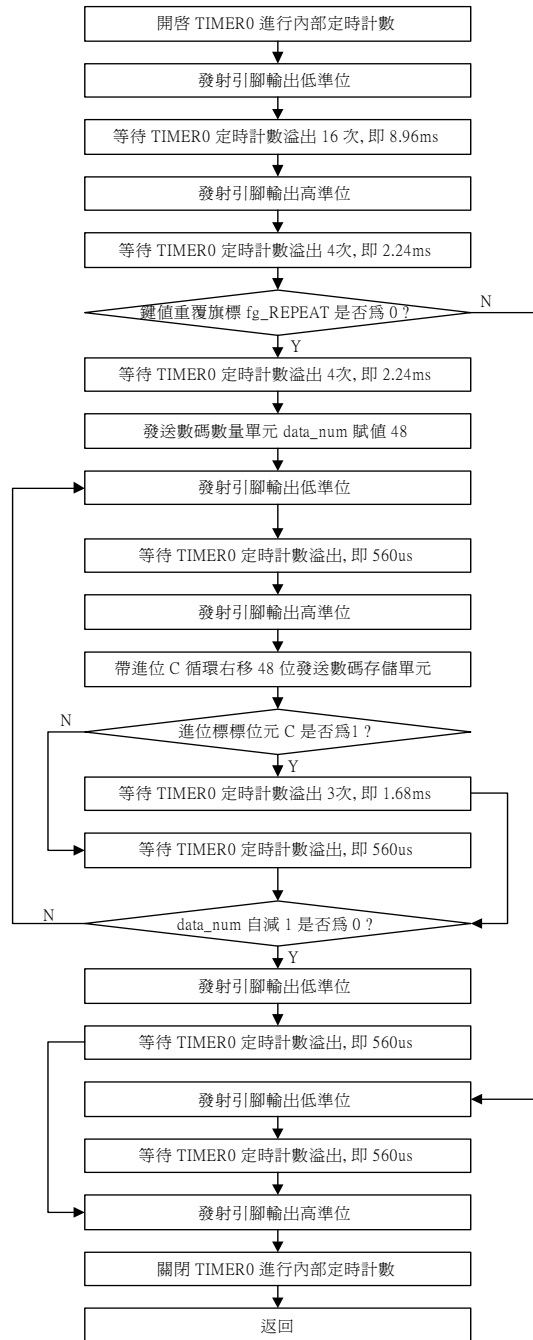
KEY_SCAN 子程式流程圖



CODE_EDIT 子程式流程圖



SEND_CODE 子程式流程圖



版本記錄

版本：V1.10

修改人員：王贊臣 (深圳分公司)

修改日期：2008 年 2 月 6 日

修改內容：

- 更新應用電路圖